

TRAINING

Bei dem hier beschriebenen Training handelt es sich um ein XJTAG Standard Training. Sie erhalten eine Dokumentation in englischer Sprache. Die Trainingssprache ist deutsch, falls nicht anders angekündigt.

Boundary Scan mit den Werkzeugen von XJTAG

Beschreibung:

Das ganztägige Seminar führt Sie in das Thema "Boundary Scan" ein. Angesprochen sind alle, welche in den Bereichen Elektronik Entwicklung, PCB-Layout, Produktion, Testen tätig sind. Finden Sie heraus, wie Boundary Scan auch Ihre Entwicklungs- und Produktionsprozesse verbessert, die Fehlerdiagnose vereinfacht und somit die Anzahl von Redesigns reduziert.

Zielgruppe:

Ingenieure, Layoutdesigner und Techniker aus dem Bereich Fertigungs- und Prüfplanung die für die Vorbereitung, Erstellung von Prüfprogrammen zuständig sind.

Voraussetzungen:

Allgemeines Verständnis von Windows und Windowsprogrammen. Theoretische Grundkenntnisse in Boundary Scan.

Agenda:

- Introductory presentation (history/background and outline theory)
- Introduction to the XJTAG tools
- Communicating with JTAG chain (using the Chain debugger)
- Interacting with JTAG devices (using XJAnalyser)
- Introducing board testing with JTAG
- Describing a circuit to enable JTAG testing (using XJDeveloper)
- Running an infrastructure connection test (using XJDeveloper/XJRunner)
- Introducing testing non-JTAG elements of a board using JTAG
- Implementing tests for non-JTAG elements